PATENT ABSTRACTS OF JAPAN

(11)Publication number:

09-129932

(43)Date of publication of application: 16.05.1997

(51)Int.Cl.

H01L 33/00

(21)Application number: 07-281170

(71)Applicant: NICHIA CHEM IND LTD

(22)Date of filing:

30.10.1995

(72)Inventor: SANO MASAHIKO

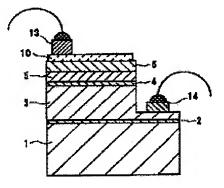
SENOO MASAYUKI NAKAMURA SHUJI

(54) NITRIDE SEMICONDUCTOR LIGHT EMITTING ELEMENT

(57)Abstract:

PROBLEM TO BE SOLVED: To improve the light transmissivity of a nitride semiconductor light emitting element by forming a translucent electrode containing at least vanadium on almost the entire surface of the p-type layer of the light emitting element on which the p-type layer is formed as the outermost layer.

SOLUTION: After a buffer layer 2, an n-type contact layer 3, an active layer 4, a p-type clad layer 5, and a p-type contact layer 6 are successively grown on a sapphire substrate 1, a mask is formed in a prescribed shape on the surface of the topmost p-type GaN contact layer 6 and part of the contact layer 3 is exposed by etching the layers 4, 5, and 6. Then the mask is removed from the surface of the contact layer 6 and Pd is vapor-deposited to a film thickness of 30Å on almost the entire surface of the topmost GaN layer 6 as a p-electrode 10. The translucent electrode 10 containing Pd transmits visible light, especially, visible light of purple to green color



more than the conventional translucent electrode does. Therefore, when the electrode 10 is formed on the surface of the p-type layer 6, the light transmissivity of a nitride semiconductor light emitting element can be improved.

(19)日本国特許庁 (JP) (12) 公開特許公報 (A)

(11)特許出願公開番号

特開平9-129932

(43)公開日 平成9年(1997)5月16日

(51) Int.Cl.6

識別記号

庁内整理番号

 \mathbf{F} I

技術表示箇所

Ε С

H01L 33/00

H01L 33/00

審査請求 未請求 請求項の数3 OL (全 5 頁)

(21)出願番号

(22)出願日

特願平7-281170

平成7年(1995)10月30日

(71)出願人 000226057

日亜化学工業株式会社

徳島県阿南市上中町岡491番地100

(72) 発明者 佐野 雅彦

徳島県阿南市上中町岡491番地100 日亜化

学工業株式会社内

(72)発明者 妹尾 雅之

徳島県阿南市上中町岡491番地100 日亜化

学工業株式会社内

(72)発明者 中村 修二

徳島県阿南市上中町岡491番地100 日亜化

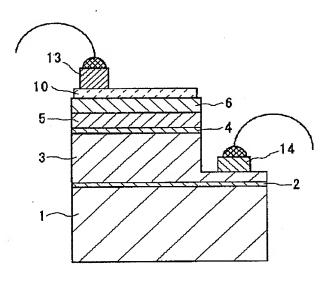
学工業株式会社内

(54) 【発明の名称】 窒化物半導体発光素子

(57)【要約】

【目的】 発光素子として有用なp層の新規な電極を提 供することにより、外部量子効率に優れた発光素子得 る。

【構成】 p型窒化物半導体層が最表面に形成されてな る窒化物半導体発光素子において、前記p型窒化物半導 体層の表面のほぼ全面に、少なくともパラジウム(P d)を含む透光性の電極が形成されているので、透光性 電極を通して発光が観測でき、外部量子効率が向上す る。



【特許請求の範囲】

【請求項1】 p型窒化物半導体層が最表面に形成されてなる窒化物半導体発光素子において、前記p型窒化物半導体層の表面のほぼ全面に、少なくともパラジウム

1

(Pd)を含む透光性の電極が形成されていることを特徴とする窒化物半導体発光素子。

【請求項2】 前記電極はPdの他に、少なくとも白金 (Pt)、ロジウム (Rh)、ルテニウム (Ru)、オスミウム (Os)、イリジウム (Ir)、ニッケル (Ni)、金 (Au) よりなる群から選択された少なくとも一種の金属を含むことを特徴とする請求項1に記載の窒化物半導体発光素子。

【請求項3】 前記電極は少なくとも二層構造を有し、 二層構造のp型窒化物半導体層に接する側がPdである ことを特徴とする請求項2に記載の窒化物半導体発光素 子。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は窒化物半導体(InxA $IrGa_{1-x-1}$ N、 $0 \le X$ 、 $0 \le Y$ 、 $X+Y \le 1$)が積層され 20 てなる LED等の発光素子に係り、特に最表面に p型窒化物半導体層が形成された発光素子の電極に関する。

[0002]

【従来の技術】現在、窒化物半導体(InxAlrGalor N、 $0 \le X$ 、 $0 \le Y$ 、 $X+Y \le 1$)を用いた青色LED、緑色LEDが実用化されている。これらのLEDの基本的な構造は、透明な絶縁性基板の上に例えばn型AlrGairN($0 \le Y \le 1$)よりなるn型窒化物半導体層(以下、n層という。)と、 $InxGairN(0 \le X \le 1)$ よりなる方性層と、p型AlzGairN($0 \le X \le 1$)よりなるp型窒化物半導体層(以下、p層という。)とが順に積層されたダブルへテロ構造を有している。このLEDは基板側からn電極を取り出すことができないので、同一面側からn電極と、p電極とを取り出す、いわゆるフリップチップ形式とされている。発光観測面側は基板が透明であるので、基板側、電極側いずれ側にもなるが、電極側、つまりp層側が発光観測面とされているものが多い。

【0003】発光観測面側となるp層には、活性層の発光を外部に取り出すために透光性の金属よりなる電極が設けられている。また我々は特開平6-314822号公報において、p層の表面に透光性の金属電極が設けられた発光素子を示した。しかしながら、従来の透光性の金属電極では、青色、緑色光に対する電極の透過率が悪く、外部量子効率では未だ十分満足できるものではなかった。

【0004】ところで、LED等の半導体材料よりなる 発光素子に使用される電極は、順方向電圧を低下させる ためにも、その半導体材料と好ましいオーミック接触を 得ている必要がある。前記LEDにおいても、n層には 50 TiとA1を含む電極、p層にはNiとAuを含む電極で好ましいオーミック接触を得ている。

2

【0005】その他、窒化物半導体に形成する電極材料として、例えば特開平5-55631号には酸化スズ、酸化インジウム、酸化亜鉛が示されている。しかしこの公報に示される材料はアクセプター不純物をドープしたi(insulater)型の窒化物半導体に形成する電極であって、好ましいオーミックは得られておらず、p層に形成する電極ではない。また特開平5-315647号公報にはp層に形成する好ましい電極としてAg、Au、Pt、Ir、Pt0、Rt1 等が述べられているが、実際にはt2 P型ではなくt3 「層にt4 t5 」層にt6 以電極しか設けられていない。

[0006]

[0007]

【課題を解決するための手段】本発明の発光素子は、p層が最表面に形成されてなる窒化物半導体発光素子において、前記 p層の表面のほぼ全面に、少なくともパラジウム (Pd)を含む透光性の電極が形成されていることを特徴とする。

【0008】また前記電極はPdo他に、少なくとも白金(Pt)、ロジウム(Rh)、ルテニウム(Ru)、オスミウム(Os)、イリジウム(Ir)、ニッケル(Ni)、金(Au)よりなる群から選択された少なくとも一種の金属を含むことを特徴とする。これらの元素はPdに添加しても、Pdのオーミック性を損なうことなく、電極の透光性を保つことができる。なお添加した後の電極構造としては薄膜を積層した積層構造でも良いし、積層構造が熱アニールされて合金化された状態でも良く、また最初から合金の状態としても良い。その中でもAuはAuを含むボンディングパッドの電極と接着性が良いので、非常に好ましい。

【0009】さらに、電極を積層構造とする場合、p型層に接する側がPdであることがさらに好ましい。Pdを最初にp層に接する側とすることにより、オーミック性が失われることはほとんどなくなる。

【0010】本発明の発光素子においてp層の上に形成するp電極の膜厚は500オングストローム以下、さらに好ましくは200オングストローム以下に調整することにより、発光素子の発光波長に対して好ましい透光性

を維持することが可能である。この膜厚はPdの他に他の金属を含有させた場合についても同様であり、電極の総膜厚を500オングストローム以下とすることにより、好ましい透光性が維持できる。

【0011】 p電極を形成するには蒸着、スパッタ等、通常の気相製膜装置を用いることができる。製膜装置により膜厚を制御して、前記のように500オングストローム(0.05 μ m)以下、さらに好ましくは200オングストローム以下の膜厚にすることにより、好ましい透光性となり、発光素子の発光を透過する。なお透光性 10とは発光素子の発光波長を電極が透過するという意味であって、必ずしも無色透明を意味するものではない。

【0012】本発明の発光素子はMOVPE(有機金属 気相成長法)、HDVPE(ハライド気相成長法)、M BE(分子線気相成長法)、MOMBE(有機金属分子 線気相成長法)等の気相成長装置を用いて、基板上に窒 化物半導体の結晶を成長、積層することで作成可能であ る。基板にはサファイア(AlaOa)、ZnO、スピネ ル (MgAl₂O₄)、SiC、Si、GaN等が用いら れるが、サファイア、SiCが用いられることが多い。 積層構造としては、基本的に基板の上にn層を成長さ せ、n層の上にp層を積層して、p層が最表面となるよ うに積層して、この最表面のp層に電極を形成できる構 造とする。この他、p-i-n接合して、p層が最表面 とされた発光素子でもよい。n型の窒化物半導体は、例 えばSi、Ge、Se等のドナー不純物をドープすれば 成長可能である。一方、p型の窒化物半導体は、Mg、 Zn等のII族元素、C等のアクセプター不純物を窒化物 半導体中にドープすることにより成長可能である。例え ば、MOVPE法を用いてアクセプター不純物をドープ 30 した窒化物半導体を成長させると、成長後、何の処理を しなくともp型特性を示すものもあるが、好ましくは、 400℃以上でアニーリング処理を施すことにより、さ らに好ましいp型特性を示すようになる。なおp型と は、例えばアクセプター不純物をドープした窒化物半導 体で、抵抗率が10°Ω・cm以下を示す半導体をいう。 [0013]

【作用】P d を含む透光性の電極は、可視光、特に紫色 ~緑色領域にかけての透過率がN i と A u よりなる従来 の透光性 p 電極よりも優れている。従って p 層の表面に 形成した場合に、窒化物半導体発光素子の光透過率が良くなるので、外部量子効率が向上する。しかも、オーミック性も非常に優れており、特に P d を p 層と接する側に形成した場合、その P d の上に他の金属薄膜を透光性 の状態で形成しても、オーミック性を維持することができる。特に P t 、 R h 、 R u 、 O s 、 I r 、 N i 、 A u 等の金属は P d と合金化しても、良好なオーミック性を維持できる。さらに、 p 電極を p 層のほぼ全面に形成してあるので、電流が p 層全体に均一に広がり、局部的な電界集中が起こらず、活性層全体から均一な発光が得ら

れる。

【0014】図1はp層に形成した各種電極の電流電圧特性を示すグラフである。具体的に、p層の上に次に述べる薄膜を形成した後、400℃以上でアニールしてp電極を形成し、同一種類の電極同士の電流電圧特性を測定することにより、その電極のp層に対するオーミック性を調べたものである。また、図2は図1に示す透光性電極の透過率を示すグラフである。電極は次の通りである。

【0015】A:Pdを40オングストロームの膜厚で 形成した透光性電極。

B:Niを60オングストロームと、Auを200オングストロームの膜厚で順に積層形成した従来の透光性電極。

【0016】図1に示すように、両方とも良好なオーミック性は示しているが、さらにPdはp層と抵抗が低く、非常に良好なオーミック性を示していることが分かる。

【0017】また図2は各電極の透過率を示すものであるが、従来のNi-Auを含む電極(B)は窒化物半導体発光素子の発光の特徴である紫色〜緑色領域にかけての透過率が悪い。これに対し、本発明の発光素子に係る電極Aの透過率は、Bに比べて優れているので、発光素子の外部量子効率を向上させることができる。

[0018]

50

【実施例】以下、図面を基に本発明の発光素子の一実施例について説明する。図3は本発明の発光素子をp層の電極側から見た平面図であり、図4は図3の発光素子を図に示す一点鎖線で切断した際の構造を示す模式的な断面図である。

【0020】さらにウェーハーを反応容器内において、 窒素雰囲気中で600℃でアニーリングして、p層5、 6をさらに低抵抗化する。アニーリング後、ウェーハを 反応容器から取り出し、最上層のp型GaNの表面に所 定の形状のマスクを形成し、エッチング装置でマスクの 上からエッチングを行い、図2に示すようにn型コンタ クト層3の一部を露出させる。

【0021】次に、p層の上のマスクを除去し、最上層のp型GaN層のほぼ全面に、p電極10として、Pdを30オングストロームの膜厚で蒸着する。蒸着後のPd膜は明らかに透光性となっており、サファイア基板1

まで透けて観測できた。このように p 電極 1 0 を露出した p 層のほぼ全面に形成することにより、電流を p 層全体に均一に広げることができ、しかも透光性であるので、電極側を発光観測面とできる。

【0022】 p 電極 10 形成後、電極の隅部に Au EN i を含むボンディング用のパッド電極 13 を 2μ μ μ の膜 厚で形成する。なおこのパッド電極 13 は透光性ではない。

【0023】p電極(10+11)を形成した後、露出したn層にTiとA1とを含むn電極14を 2μ mの膜厚で形成し、最後にアニール装置で400℃以上で熱処理を施し、電極を合金化させる。

【0024】以上のようにして、n型コンタクト層 3 と p層コンタクト層 6 とに電極を形成したウェーハを、 3 50μ m角のチップ状に切断し、その発光チップのサファイア基板側 1 をリードフレームと接着し、A u 線でワイヤーボンドし、エポキシ樹脂でモールドして 1 E D素子としたところ、1 f(順方向電流) 1 2 0 m A において、1 f(順方向電圧) 1 4 V、発光波長 1 4 6 0 n mであり、発光出力は、従来の1 i 1 2 A u を含む透光性の 1 2 p 電極を有する同構造の1 E D よりも、約 1 0 % 高かった。

【0025】. [実施例2] 実施例1において、p電極10にPdを20オングストローム、Niを100オングストローム積層する他は、同様にしてLED素子を得たところ、If20mAにおいて、Vf3.4<math>Vであったが、発光出力はNiの影響により、約15%程低下した。

【0026】 [実施例3] 実施例1において、p電極1 0にPdを20オングストローム、Auを100オング 30 ストローム積層する他は、同様にしてLED素子を得た ところ、If20mAにおいて、Vf3.4Vであっ た。発光出力は実施例2のものとほぼ同等であった。

【0028】 [実施例5] 実施例1において、p電極1 0にPdを20オングストローム、Ruを100オング 40 ストローム積層する他は、同様にしてLED素子を得た ところ、If20mAにおいて、Vf3.5Vであっ た。発光出力は実施例2のものとほぼ同等であった。 【0029】 [実施例6] 実施例1において、p電極10にPdを20オングストローム、Ptを100オングストローム積層する他は、同様にしてLED素子を得たところ、If20mAにおいて、Vf3:5Vであっ

た。発光出力は実施例2のものとほぼ同等であった。

6

【0030】 [実施例7] 実施例1において、p電極1 0にPdを20オングストローム、Osを100オング ストローム積層する他は、同様にしてLED素子を得た ところ、If20mAにおいて、Vf3.5Vであっ た。発光出力は実施例2のものとほぼ同等であった。

【0031】 [実施例7] 実施例1において、p電極10にPdを20オングストローム、Irを100オングストローム積層する他は、同様にしてIED素子を得たところ、If20mAにおいて、Vf3.5Vであった。発光出力は実施例200ものとほぼ同等であった。

【発明の効果】以上説明したように本発明の発光素子は、p層の表面に形成して、活性層の発光を有効に外部に取り出すことができる。しかも電極がp層とのオーミック性にも優れているため、Vfが低い実用的な発光素子を実現できる。本発明の発光素子を例えばフルカラーLEDディスプレイ、LED信号機、道路情報表示板等のLEDデバイスに使用すると、低消費電力で明るいデバイスが実現でき、その産業上の利用価値は大である。【図面の簡単な説明】

【図1】 p層に形成した各種電極の電流電圧特性を示す図。

【図2】 p層に形成する各種電極の各波長に対する透過率を示す図。

【図3】 本発明の一実施例に係る発光素子の電極形状を示す平面図。

【図4】 図1の発光素子の構造を示す模式断面図 【符号の説明】

1・・・・サファイア基板

2・・・・バッファ層

3・・・・n型コンタクト層

4・・・・活性層

5・・・・p型クラッド層

6・・・・p型コンタクト層

0 10・・・・p電極

13・・・パッド電極

14・・・・n電極

